

ADL132 《数字前端设计综合 EDA 技术》

CCF 学科前沿讲习班

The CCF Advanced Disciplines Lectures

CCFADL 第 132 期

主题 数字前端设计综合 EDA 技术

2022 年 10 月 28 日~30 日 北京

本期 CCF 学科前沿讲习班 ADL132 《数字前端设计综合 EDA 技术》，将讲授数字芯片 EDA 流程前端的

高层综合、逻辑综合、以及测试综合等步骤的基础理论、前沿研究、以及新兴应用。

本期 ADL 讲习班邀请了 6 位来自著名高校与企业科研机构的专家学者做主题报告。他们将普及高层综合的调度、分配、绑定等算法，逻辑优化和工艺映射的理论和方法，以及可测试性设计和测试向量自动生成等技术，讲授新型电路、新的优化模型、新的算法理论对综合技术的影响和推进，也介绍自动驾驶和 AI 芯片等新兴设计对测试的需求和应用。

第一天，于存玺专家将介绍高层综合和逻辑综合的基础知识和最新研究进展，探讨与工艺无关和工艺相关的优化；梁云专家将介绍高层次综合的基本流程、核心算法，以及实现。第二天，储著飞专家将介绍逻辑综合基础知识，以及精确综合研究进展和发展趋势；罗国杰专家将介绍逻辑综合中的布尔逻辑匹配和工艺映射技术。第三天，钱炜慷专家将讲授面向新型计算范式的逻辑综合；黄宇专家将介绍测试综合的基础知识和在工业界的应用。通过三天教学，旨在带领学员实现对数字前端设计综合 EDA 技术从基础理论，到前沿科研动态，再到典型应用场景的深入学习与思考。

学术主任：李华伟 研究员 中科院计算技术研究所 / 罗国杰 长聘副教授 北京大学

主办单位：中国计算机学会

协办单位：中国科学院计算技术研究所处理器芯片全国重点实验室

开源电路与系统设计自动化 (openDACS) 工作委员会

本期 ADL 主题《数字前端设计综合 EDA 技术》，由 CCF 会士、集成电路设计专委秘书长中科院计算所李华伟研究员和北京大学罗国杰副教授担任学术主任，邀请到储著飞（副教授，宁波大学）、黄宇（EDA 首席架构师，华为海思）、梁云（长聘副教授，北京大学）、罗国杰（长聘副教授，北京大学）、钱炜慷（长聘副教授，上海交通大学）、于存玺（助理教授，美国犹他大学）6 位专家做专题讲座。

